

EDITORIAL

Editorial de Dominique Vernay

LA VIE DU PÔLE

Dernière minute : SYSTEM@TIC PARIS-REGION déménagement !
Ils nous ont rejoints... Bienvenue aux nouveaux partenaires
Gouvernance du Pôle : toujours plus de PME !
2ème Forum : Une fin d'année placée sous le signe du succès
Découvrez le nouveau site internet du Pôle !

ACTUALITE DES GT

Les résultats du 5ème appel à projets du Fonds Unique Interministériel
6ème appel à projets du Fonds Unique Interministériel
Les Groupes Thématiques... en bref
Zoom sur le Groupe Thématique Logiciel Libre

ATTRACTIVITE DES TERRITOIRES

SYSTEM@TIC PARIS-REGION invité par les Hauts-de-Seine au Salon des Entrepreneurs
Région Ile-de-France : deux appels à ne pas manquer
Les Yvelines accueillent le 1er salon des Instituts Carnot

EUROPE & INTERNATIONAL

Le Pôle accueille des délégations coréenne et espagnole
Partenariat Technologique International des PME des Pôles de Compétitivité
SYSTEM@TIC PARIS-REGION au CEBIT du 4 au 9 mars 2008

AGENDA

Les événements et manifestations à venir

EDITORIAL



Dominique Vernay, THALES,
Président du Pôle

Chers partenaires,

L'année 2007 a été jalonnée de temps forts pour SYSTEM@TIC PARIS-REGION, tant en termes d'intégration de nouveaux partenaires, de projets collaboratifs de R&D, d'Europe et d'international que d'événements, tel notre Forum du 18 décembre dernier.

L'année 2008, comme vous le savez, sera notamment marquée par l'évaluation de l'ensemble des pôles de compétitivité français, de même que la politique nationale de soutien à ces derniers. Nous aurons l'occasion de revenir sur ce sujet au cours des prochains mois, mais sachez que notre Pôle a déjà participé à la phase d'expérimentation de cette évaluation et se prépare à la deuxième étape en avril prochain.

Par ailleurs, les Assemblées Générales Ordinaire et Extraordinaire, qui se sont tenues le 12 février dernier, furent l'occasion d'adopter notre budget, de nouveaux statuts pour l'Association, une gouvernance améliorée et un plan d'actions riche intégrant les défis qui nous attendent :

- **Le défi des PME** : avec 8 nouveaux sièges, elles sont désormais majoritaires dans le Collège Entreprises du Directoire et ont maintenant 3 représentants au Bureau Exécutif.
- **Le défi des compétences**, pour identifier les besoins des industriels en ingénierie de systèmes d'une part, et l'offre en Compétences Systèmes d'autre part, et mettre en place des actions spécifiques telles que la "Bourse des stages en Ingénierie Systèmes".
- **Le défi des plateformes technologiques**, pour capitaliser sur les résultats des projets en vue de pérenniser la dynamique d'innovation et de valoriser les technologies de demain.
- **Le défi de la Maison du Pôle**, qui nous permettra, à l'instar de nombreux autres clusters en Europe, de disposer d'un lieu de rassemblement fonctionnel et emblématique de nos actions tout en renforçant l'attractivité de notre territoire.

A ces défis s'ajoute celui de la réponse à l'Appel à Projets lancé par la Région Ile-de-France le 27 septembre 2007 et portant sur la Filière "Optique et systèmes complexes" pour laquelle SYSTEM@TIC PARIS-REGION prévoit de faire acte de candidature en tant que "tête de réseau" de la Filière tout en y associant les partenaires les plus concernés.

Au delà, le nouveau site Internet du Pôle se veut le reflet de notre dynamisme et de notre actualité. Je vous invite dès à présent à y surfer - www.systematic-paris-region.org - et à poursuivre la lecture de ce 1er numéro 2008 de la Newsletter du Pôle avec son focus sur les projets retenus dans le cadre du 5ème Appel à Projets FUI clos le 30 novembre dernier. Bonne lecture !

Dominique Vernay
Président du Pôle
SYSTEM@TIC PARIS-REGION
Directeur Technologie THALES

■ DERNIERE MINUTE : SYSTEM@TIC PARIS REGION DEMENAGE !



Le siège social de l'Association SYSTEM@TIC PARIS-REGION, et le Secrétariat Permanent du Pôle, sont désormais situés sur le Plateau de Saclay grâce au soutien du Conseil général de l'Essonne qui met à disposition ses locaux.

Nos nouvelles coordonnées sont les suivantes :

SYSTEM@TIC PARIS-REGION
Parc Technologique Les Algorithmes
Bâtiment Euripide
91190 SAINT-AUBIN

Tél. : 01 69 81 65 65 - Fax : 01 69 41 69 19

[sommaire](#)

■ ILS NOUS ONT REJOINTS... BIENVENUE AUX NOUVEAUX PARTENAIRES !

111 nouveaux partenaires ont intégré le Pôle depuis fin 2007, en particulier dans le cadre du montage de projets pour le 5ème appel FUI clos le 30 novembre dernier. Ils se répartissent dans les Groupes Thématiques (GT) de la manière suivante :

Ils ont rejoint le GT Automobile & Transports

CIVITEC ; INSA - INSTITUT NATIONAL DES SCIENCES APPLIQUEES ROUEN ; LEMCO - LABORATOIRE DE MESURE DE LA MOBILITE COOPERATIVE ; LITIS - LABORATOIRE D'INFORMATIQUE DE TRAITEMENT DE L'INFORMATION ET DES SYSTEMES ; TELECOM BRETAGNE

Ils ont rejoint le GT Logiciel Libre

3IE ; AFP - AGENCE FRANCE PRESSE ; AIR FRANCE ; ALPAGE - ANALYSE LINGUISTIQUE PROFONDE A GRANDE ECHELLE ; ARS APERTA ; CEP - CENTRE ENERGETIQUE ET PROCEDES ; CRSA - CENTRALE RECHERCHE SA ; EISTI - ECOLE INTERNATIONALE DES SCIENCES DU TRAITEMENT DE L'INFORMATION ; EPITA - ECOLE POUR L'INFORMATIQUE ET LES TECHNIQUES AVANCEES ; ESSEC - ECOLE SUPERIEURE DES SCIENCES ECONOMIQUES ET COMMERCIALES ; EXOPLATEFORM ; HEXAGLOBE ; KALIS ; LASSI - LABORATOIRE EN ANALYSE SEMANTIQUE ET SYSTEMES INTELLIGENTS ; LIASD - LABORATOIRE D'INTELLIGENCE ARTIFICIELLE DE SAINT DENIS ; LRDE - LABORATOIRE DE RECHERCHE ET DEVELOPPEMENT DE L'EPITA ; MANDRIVA ; NUXEO ; PAQTIGO ; POLE SYSTEMES D'INFORMATION ; PROXEM ; PSA - PEUGEOT CITROEN POISSY ; TAGMATICA ; THALES SERVICES ; UNIVERSITE PARIS 8 ; WALLIX GROUPE IF RESEARCH ; XPERNET ; CAP GEMINI ; CRDP - CENTRE REGIONAL DE DOCUMENTATION PEDAGOGIQUE PARIS ; CRI - CENTRE DE RECHERCHES EN INFORMATIQUE DE LA SORBONNE ; IGM - INSTITUT D'ELECTRONIQUE ET D'INFORMATIQUE ; LIPN - LABORATOIRE D'INFORMATIQUE DE L'UNIVERSITE PARIS NORD ; OW2 CONSORTIUM ; PROFUSUS ; SOPINSPACE ; SUN MICROSYSTEMS ; UNIVERSITE DE MARNE LA VALLEE ; UNIVERSITE PARIS JUSSIEU ; UNIVERSITE PARIS NORD ; UNIVERSITE PARIS SORBONNE

Ils ont rejoint le GT Outils de Conception et Développement de Systèmes

ADACORE ; AGILEBIO ; ALSTOM TRANSPORT ; ALTAIR ENGINEERING France ; ARION ; CADLM ; CETIM ; COFLUENT DESIGN ; EBG - EQUIPE DE BIOINFORMATIQUE GENOMIQUE ET MOLECULAIRE ; ECOLE CENTRALE LILLE ; ECOLE CENTRALE LYON ; EVE - EMULATION AND VERIFICATION ENGINEERING ; FLUENT ; HYBRIGENICS ; INSTITUT DE RECHERCHE PIERRE FABRE ; INSTITUT DU MEDICAMENT ; INTES FRANCE ; L2EP - LABORATOIRE D'ELECTROTECHNIQUE ET D'ELECTRONIQUE DE PUISSANCE ; LABORATOIRE D'INFOCHIMIE ; LTDS - LABORATOIRE DE TRIBOLOGIQUE ET DYNAMIQUE DES SYSTEMES ; MDP - MOULES DESIGN PROTOTYP ; MUTABILIS ; NOVERON ; OBETHERAPY BIOTECHNOLOGY ; ODIC - OUTILS D'AIDE A LA DECISION POUR L'INNOVATION, LA CONCEPTION ET LA PRODUCTION ; SIMPOE ; SNR ROULEMENTS ; THALES AVIONICS ; THALES COMPUTERS ; UNIVERSITE LOUIS PASTEUR ; VALEO LA VERRIERE

Ils ont rejoint le GT Sécurité & Défense

CAS - CENTRE AUTOMATIQUE ET SYSTEMES ; CEDRALIS ; CEV GROUP ; CRESTIC - CENTRE DE RECHERCHE EN STIC ; DVVD ; ECLIPS ; ENSICAEN - ECOLE NATIONALE SUPERIEURE D'INGENIEURS DE CAEN ; ERTE - ETUDES ET REALISATIONS DE TRAVAUX ELECTRONIQUES ; ETDE ; EURODEMAT ; GEO212 ; GEOCONCEPT ; GREYC - GROUPE DE RECHERCHE EN INFORMATIQUE IMAGE AUTOMATIQUE ET INSTRUMENTATION DE CAEN ; GROUPE AQUARELLE ; IAE CAEN ; ID-LOGISM ; INERIS - INSTITUT NATIONAL DE L'ENVIRONNEMENT INDUSTRIEL ET DES RISQUES ; INL ; ITAAPY ; JETMOBILE ; MAATICAH - MATHEMATIQUES ET ALGORITHMIQUE APPLIQUEES AUX TECHNOLOGIES DE L'INFORMATION ET DE LA COMMUNICATION APPROCHE HISTORIQUE ; MOVEA ; NAGRA France ; NBS TECHNOLOGIES ; OPPIDA ; PGES - PERCEPTION AND GUIDANCE EMBEDDED SYSTEMS ; PRINT - PROPRIETES INTELLECTUELLES ET NOUVELLES TECHNOLOGIES ; TRUSTED LABS ; UNIVERSITE CAEN ; UNIVERSITE REIMS

Ils ont rejoint le GT Télécoms

BE FREE NETWORKS ; BOTTIN CARTOGRAPHES ; CRDP - CENTRE REGIONAL DE DOCUMENTATION PEDAGOGIQUE DE VERSAILLES ; LISSI - LABORATOIRES IMAGES, SIGNAUX ET SYSTEMES INTELLIGENTS ; PRYLOS

Vous souhaitez rejoindre le Pôle ou ses projets ? Téléchargez la [Manifestation d'intérêt](#) disponible sur notre site internet ! Vous souhaitez en savoir plus sur les PME du Pôle ? Téléchargez l'[Annuaire des PME](#) disponible aussi en téléchargement sur notre site.

[sommaire](#)

■ GOUVERNANCE DU POLE : TOUJOURS PLUS DE PME !

Dans le cadre des Assemblées Générales Ordinaire et Extraordinaire du Pôle qui se sont tenues le 12 février dernier au TRT Thales, 8 nouvelles PME sont entrées au Directoire du Pôle. Sont désormais membres du Collège Entreprises au Directoire :

- CITYPASSENGER, représentée par Bruno **Duval**
- DISTENE, représentée par Laurent **Anne**
- EURODECISION, représentée par Eric **Jacquet-Lagrèze**
- HGH SYSTEMES INFRAROUGES, représentée par Thierry **Campos**
- LOGILAB, représentée par Olivier **Cayrol**
- MAGILLEM DESIGN SERVICES, représentée par Emmanuel **Vaumorin**
- SINOVIA, représentée par Luc **Renouil**
- WALLIX, représentée par Jean-Noël **de Galzain**



De même, lors du Directoire qui a succédé aux Assemblées Générales, 2 nouvelles PME ont été élues pour intégrer le Bureau Exécutif : SINOVIA, représentée par Luc **Renouil** (au centre sur la photo) et WALLIX, représentée par Jean-Noël **de Galzain** (à gauche). Ces nominations portent à 3 le nombre de PME présentes au Bureau Exécutif, jusqu'ici seule la PME **MEDIT**, représentée par François **Delfaud** (à droite) participait à cette instance. Le nombre de membres industriels et académiques représentés au BE passe ainsi à 16.

Notons également l'entrée au Bureau Exécutif de Jean-Luc **Beylat** (ALCATEL-LUCENT) en remplacement de Joëlle **Gauthier**, de Paul **Friedel** (FRANCE TELECOM) en remplacement d'Olivier **Muron** et de Denis **Gardin** (EADS) en remplacement de Jean-Louis **Lacombe**.

S'agissant de la gouvernance de l'Association SYSTEM@TIC PARIS-REGION, Riadh **Cammoun**, CEA LIST, prend la fonction de Trésorier en remplacement de Joëlle **Gauthier**.

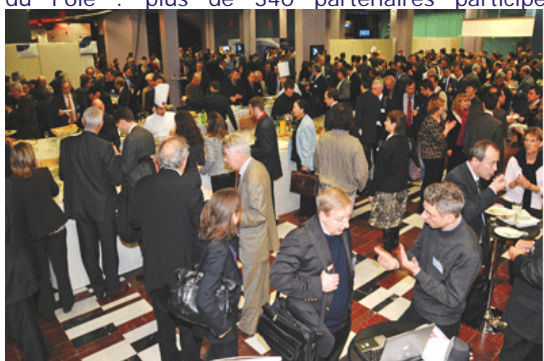
Enfin, s'agissant des Groupes Thématiques, notons la nomination de Jean-Marc **Suchier**, SAGEM DEFENSE SECURITE, en tant que nouveau Président du GT Sécurité & Défense, en remplacement de Dominique **Potier** qui rejoint le Secrétariat Permanent du Pôle en tant que Directeur de la Technologie et de l'Innovation.

[sommaire](#)

■ 2EME FORUM : UNE FIN D'ANNEE PLACEE SOUS LE SIGNE DU SUCCES

Mardi 18 décembre dernier, le 2ème Forum du Pôle a réuni près de 700 acteurs de l'innovation au Palais des Congrès de Paris.

Cette journée a été l'occasion de pleinement mesurer le succès des pôles de compétitivité, et notamment celui de SYSTEM@TIC PARIS-REGION, au travers de ses réalisations et ambitions au terme de 2 ans et demi d'existence. Les chiffres énoncés lors de cette journée sont les gages de la réussite du Pôle : plus de 340 partenaires participent à la dynamique d'innovation, avec une croissance accélérée du nombre de PME qui dépassent déjà la



centaine, notamment depuis l'intégration récente de la communauté du logiciel libre. Au coeur de cette dynamique d'innovation, à fin décembre, 78 projets de R&D avaient déjà été engagés, pour un coût total de 465M€ et un soutien des pouvoirs publics de 176M€. Sans compter les 24 nouveaux projets déposés au 5ème appel à projets du Fonds Unique Interministériel (FUI), et dont les projets retenus pour financement viennent d'être publiés (cf. [Résultats](#)).

Outre les succès du Pôle en termes d'innovation, de soutien au PME, ou encore de coopérations européennes et internationales, cette journée a nourri les débats de la journée sur la question des enjeux à venir des pôles de compétitivité, au cours des table-ronde et des interventions des membres du Bureau Exécutif du Pôle. En ce qui concerne SYSTEM@TIC PARIS-REGION, les défis à venir ont été évoqués (diversification, compétences, plateformes, campus / maison du Pôle...).

Autant de tremplins qui permettront à SYSTEM@TIC PARIS-REGION d'asseoir son statut de "cluster du numérique" par-delà "l'usine à projets".



Parallèlement à ces axes de réflexion, le Pôle a réaffirmé son soutien aux PME innovantes en organisant, tout au long de cette journée, 90 rencontres d'affaires entre une 40aine de PME et une 15aine de Grands Comptes du Pôle, mais aussi en signant une convention de partenariat avec COFACE (au centre, Arlette **Hazan**, Directrice Régionale Ile-de-France Est, COFACE et Dominique **Vernay**, signant la Convention).

Cet accord vise à accélérer la croissance des entreprises du Pôle à l'exportation en facilitant l'accès des PME du Pôle aux procédures d'aide à l'export que gère la COFACE pour le compte de l'Etat. Dans le cadre de cet accord, les dossiers déposés par les PME du Pôle

seront tous examinés par le correspondant COFACE du Pôle, Caroline **Wood** (caroline_wood@coface.com). Au delà, la COFACE s'engage à rencontrer toute PME qui souhaiterait monter un dossier d'aide.



Invitée d'honneur de ce 2ème Forum, Suzanne **Berger**, Professeur au MIT, a présenté les premiers résultats d'une étude approfondie commandée par l'Agence pour l'Economie en Essonne, sur les enjeux de la localisation de la R&D et a notamment invité les universités et entreprises françaises à s'ouvrir davantage à l'international.

Enfin, l'Espace Exposition a permis de présenter l'état de l'art technologique de SYSTEM@TIC PARIS-REGION au travers de démonstrations valorisant les premiers résultats de projets de R&D des 5 groupes thématiques du Pôle. A titre d'exemple, les participants au Forum ont pu tester le système de reconnaissance de visages et d'identification destinés à la surveillance de sites critiques (aéroports, centrales nucléaires, etc.), système développé dans le cadre du projet Sécurité des Infrastructures Critiques. Enfin, cet espace a également permis à une vingtaine de partenaires institutionnels du Pôle de se présenter et d'accueillir les acteurs de l'innovation.

En savoir + : <http://events-systematic-paris-region.org>

[sommaire](#)

■ DECOUVREZ LE NOUVEAU SITE INTERNET DU POLE !



Surfez sur l'actualité, les réalisations et ambitions du Pôle ...en un clic !

Grâce au nouveau site Internet www.systematic-paris-region.org

Spécialement mis en ligne pour la rentrée 2008, le nouveau site Internet de SYSTEM@TIC PARIS-REGION a fait l'objet d'une refonte totale, reflet de son dynamisme et de ses ambitions de développement au terme de plus de deux ans et demi d'existence.

Grande nouveauté de cette nouvelle version du site, des modules indépendants ont été créés pour chacun des 5 Groupes Thématiques du Pôle ; accessibles aux adresses suivantes :

- GT Automobile & Transports www.systematic-paris-region.org/fr/automobile/index.html
- GT Logiciel Libre www.systematic-paris-region.org/fr/logiciel/index.html
- GT OCDS www.systematic-paris-region.org/fr/ocds/index.html
- GT Sécurité & Défense www.systematic-paris-region.org/fr/securite/index.html
- GT Télécoms www.systematic-paris-region.org/fr/telecoms/index.html

Chacun de ces modules vous permettra d'entrer au coeur de la vie du GT : visions stratégiques, comités de pilotage, partenaires, projets de R&D, actualité, événements, etc., vous retrouverez dans ces pages des informations ciblées sur chacun des Groupes Thématiques et les secteurs qu'ils couvrent. Plus dynamique, ce nouvel outil donne la part belle à l'actualité au travers d'un encart "flash info" en page d'accueil et d'une rubrique "Actualité" où vous retrouverez l'agenda du Pôle, les événements incontournables et la dernière newsletter téléchargeable. Considérablement enrichies, les rubriques dédiées aux partenaires, aux projets de R&D, à l'international, aux compétences et aux PME-PMI vous livreront une information exhaustive et régulièrement actualisée (fiches descriptives des projets, chiffres et dates clés, index des partenaires, etc.).

Porte d'entrée numérique du Pôle, ce nouveau site Internet constitue ainsi un outil d'information et d'échange incontournable, à la fois convivial et fonctionnel, destiné aussi bien aux partenaires du Pôle, à ses membres potentiels, aux journalistes et au grand public.

N'hésitez pas à faire suivre vos remarques et commentaires à contact@systematic-paris-region.org.

[sommaire](#)

ACTUALITE DES GT

■ LES RESULTATS DU 5ème APPEL A PROJETS DU FONDS UNIQUE INTERMINISTERIEL

13 projets retenus pour financement et une remarquable entrée en matière pour le nouveau Groupe Thématique Logiciel Libre

Les ministères en charge des pôles de compétitivité viennent d'annoncer le financement de 123 nouveaux projets de R&D émanant de 52 pôles de compétitivité, pour un financement par l'État de 147 millions d'euros, dans le cadre du 5ème Appel à Projets du FUI.

Cette nouvelle vague de financement porte désormais à 91 le nombre de projets de notre Pôle, représentant un coût global de 527 M€ et un soutien cumulé d'environ 200 M€ provenant de l'Etat, ainsi que des agences ANR et OSEO et des collectivités territoriales.

Ce 5ème Appel à Projets a été marqué par une remarquable entrée en matière pour le récent GT Logiciel Libre, créée en octobre dernier, et pour lequel il s'agissait de la première vague de dépôt de projets de R&D. Sur ses 6 projets déposés, 4 ont été retenus pour financement. Fort taux de réussite pour ce GT dont les projets sélectionnés représentent un coût de 12,8 M€ et un soutien des pouvoirs publics d'environ 5,3 M€.

« L'annonce de financement de ces projets, finalisés pour certains quelques semaines seulement après la création du GT Logiciel Libre, est la preuve du dynamisme du secteur de l'Open Source en Ile-de-France en termes d'innovation et de R&D », déclare Roberto **Di Cosmo**, Président du GT Logiciel Libre du Pôle. Et de poursuivre : « L'adossement de l'initiative Ouverture (qui était à l'origine un projet de pôle indépendant) au Pôle SYSTEM@TIC PARIS-REGION a permis aux porteurs de projets et au Comité de Pilotage de bénéficier immédiatement des moyens et de l'expérience de la structure existante, permettant ainsi un démarrage immédiat de notre 'usine à projets' et l'obtention de résultats tangibles cinq mois seulement après le lancement du Groupe Thématique. »

Autre fait marquant de ce 5ème Appel à Projets : l'importance du taux de financement destiné aux PME. En effet, 38% des aides publiques allouées aux 13 projets retenus sont destinés aux PME impliquées dans ces projets, contre seulement 7% au 1er Appel à Projets du Gouvernement en 2005. La croissance régulière du taux de soutien aux PME au cours des cinq Appels à Projets du Gouvernement est le fruit de l'engagement du Pôle qui place ses PME au coeur des projets collaboratifs de R&D. Dans le cadre du 5ème Appel à Projets, ce taux élevé d'aides allouées aux PME est également lié au contexte de l'intégration de la communauté francilienne du Logiciel Libre, secteur caractérisé par une très forte représentation des PME. A ce titre, il est remarquable de constater que près de 60% des aides dédiées aux quatre projets du Groupe Thématique Logiciel Libre reviennent aux PME impliquées dans ces projets, contre 25% pour les établissements de recherche et d'enseignement supérieur et 15% pour les grands groupes. Enfin, conformément à la demande des pouvoirs publics portant sur le développement de collaborations inter-pôles sur des thématiques communes, deux projets sur les treize retenus ont été portés conjointement avec d'une part les pôles Minalogic et Aerospace Valley, et d'autre part avec le pôle Transactions Electroniques Sécurisées.

Les projets malheureusement non retenus vont être revus afin d'être représentés dans le cadre du prochain appel FUI.

GT LOGICIEL LIBRE : 4 PROJETS RETENUS

SQUALE (Software QUALity Enhancement)

L'amélioration de la qualité logicielle passe par sa mesure : la qualimétrie. L'absence de standardisation, les coûts de mise en oeuvre et la difficulté de quantifier le retour sur investissement sont aujourd'hui des freins à l'essor de la qualimétrie. Le projet SQUALE vise donc à déterminer les modèles standardisés, puis développer l'outillage open source associé, permettant d'agréger différentes données qualité issues d'outils externes (soit, entre autres, les métriques) pour fournir des tableaux de bord synthétiques de la qualité du logiciel, l'évolution de cette qualité au cours du temps et des indicateurs économiques de rentabilité de la qualimétrie.

Pilote industriel du projet : Qualixo

Partenaires du projet : Air France, INRIA-Lille, LIASD Université Paris 8, Paqtigo, PSA Peugeot Citroën

SCRIBO (Semi-automatic and Collaborative Retrieval of Information Based on Ontologies) a pour objectif la mise au point d'algorithmes et d'outils collaboratifs pour l'extraction de connaissances à partir de textes et d'images. Il se distingue de l'état de l'art par son ambition de combiner les approches sémantiques et statistiques dans le traitement du langage naturel, par la prise en compte d'une dimension collaborative dans la définition et le paramétrage de règles d'extraction semi-automatique de structures, et par l'accent mis sur l'élaboration (ou le perfectionnement lorsqu'ils existent) de standards de traitement du langage naturel. SCRIBO a l'objectif de concevoir des services d'extraction d'ontologies à partir de corpus de documents, d'extraction de structures dans des documents numériques et d'acquisition de connaissances en mettant en oeuvre des ontologies. En savoir plus : site du projet : <http://scribo.ws> et contact@scribo.ws

Pilote industriel du projet : XWiki

Partenaires du projet : AFP, CEA-LIST, EPITA LRDE, INRIA, Mandriva, Nuxeo, Proxem, Tagmatica, Xwiki

COUVERTURE : Ce projet se propose de développer, sous licence libre, la technologie nécessaire à la création des éléments de certification dits d'«analyse de couverture structurelle du code». Cette analyse offre une mesure de la qualité du processus de test effectué lors de la validation d'un logiciel, élément clé du processus de certification. Elle permet notamment d'identifier les parties du logiciel qui ne sont jamais exercées par une campagne de test. Pour être vraiment utile, cette technologie se doit d'inclure non seulement les sources qui la composent mais également, les spécifications de l'outil sous forme d'exigences fonctionnelles, les jeux de tests qui permettent de vérifier l'adhérence à ces exigences, et la documentation utilisateur.

Un des objectifs forts sous-jacents est la création d'un pont entre le monde du logiciel libre et les besoins spécifiques aux logiciels critiques. Ce rapprochement novateur permettra aux acteurs du projet d'effectuer un positionnement stratégique à la croisée de ces deux mondes, puis d'offrir des services de support et de partage d'expertise à ceux qui choisiront d'utiliser cette nouvelle classe d'outils libres d'aide à la certification.

Pilote industriel du projet : AdaCore

Partenaires du projet : Laboratoire d'informatique de l'Université Pierre et Marie Curie, Open Wide, Telecom ParisTech

HELIOS (Harmonisation de l'Environnement Logiciel Industrialisé de l'Open Source)

L'objectif du projet est de construire un portail à base de logiciels libres intégrés pour faciliter la gestion du cycle de vie des applications. Après avoir répertorié les techniques industrielles, les outils existants et identifié les critères d'industrialisation pour répondre aux questions du type « *qu'est ce qui fait qu'un logiciel libre est industrialisé ?* » ou encore « *quand peut-on dire qu'un composant logiciel libre est industrialisé ?* », le projet visera à construire un portail ALM (Application Lifecycle Management) d'industrialisation de solutions open source permettant de tester, intégrer, configurer, packager et maintenir une application et ses différents composants. Dans le cadre du projet, l'orientation sera prioritairement la gestion des projets de type java/J2EE afin de se concentrer sur une technologie cible. Le projet s'attachera aussi à compléter les outils existants avec des outils de rétro-documentation pour la recapitalisation logicielle, de gestion de documentations hétérogènes et de propagation de bug entre plateformes de développement pour permettre d'intégrer les communautés Open Source aux efforts de maintenance.

Pilote industriel du projet : Thales Services

Partenaires du projet : Alcatel-Lucent, Artenum, Kalis, Mandriva, Telecom INT

GT OCDS : 2 PROJETS RETENUS

OPSIM (Optimisation de SIMulation pour la conception)

Dans le domaine des transports, les systèmes conçus doivent être performants sur des objectifs concurrents aussi divers que la sécurité (5* EuroNcap) et le confort, l'environnement et l'énergie (norme d'émission, minimisation de la masse), le coût de production et d'exploitation. L'utilisation de techniques d'optimisation numérique est devenue un passage obligé pour gérer ces compromis. L'un des enjeux du projet OPSIM est de trouver le meilleur compromis entre la qualité, le coût et les délais des études d'optimisation permettant d'assurer la rentabilité des solutions trouvées dans un contexte industriel (cas d'études ALSTOM et RENAULT).

Pilote industriel du projet : GIE REGIENOV (RENAULT Recherche Innovations)

Partenaires du projet : Alstom, Bull, ESI GROUP, Eurodecision, Ecole Centrale Paris, Ecole Centrale Lyon, Ecole Centrale Lille, Université de Versailles–Saint-Quentin-en-Yvelines

LAMBDA (Libraries for Applying Model Based Development Approaches)

Dans le domaine de la conception des systèmes embarqués, le projet cherche à créer des opportunités de marché autour de la notion de bibliothèques de modèles. L'approche est illustrée par différents exemples d'applications à fortes contraintes "temps-réel", déployées sur des infrastructures d'exécution "COTS". Le consortium rassemble des vendeurs d'outils et des vendeurs d'infrastructures d'exécution directement concernés par les perspectives d'extension de leur marché par cette notion de bibliothèques de modèles. Le standard OMG "MARTE" est un élément-clé de cette approche. Pour les industriels utilisateurs, il s'agit de monter dans la chaîne de valeur, et d'aborder de manière offensive et non pas défensive les problèmes techniques particuliers que pose l'utilisation de "COTS" pour des applications logicielles fortement contraintes.

Ce projet est porté par les pôles SYSTEM@TIC PARIS-REGION, Minalogic et Aerospace Valley.

Pilote industriel du projet : Thales

Partenaires du projet : AdaCore, Airbus, Aonix, Arion, CEA-LIST, CoFluent Design, Esterel EDA Technologies, INRIA, Obeo, PrismTech, STMicroelectronics, Supelec

GT SECURITE & DEFENSE : 4 PROJETS RETENUS

DESCARTES

Le projet s'inscrit dans la thématique de "sécurisation des infrastructures critiques" et plus particulièrement dans la phase de "gestion de crise". Le projet est issu de travaux préparatoires MIAT/SYSTEM@TIC ayant pour objet de cibler les besoins prioritaires du MIAT (groupes de travail actifs en 2006). Le concept de sécurisation pro-active avancé par le projet DESCARTES permettra :

- de préparer à l'avance les moyens pour intervenir très tôt et limiter les conséquences d'un événement et ainsi augmenter réellement la sécurité,
- de créer en temps réel les informations nécessaires à la bonne gestion de la crise (agrégation d'informations hétérogènes, simulation prédictive des effets...),
- de redéployer, simultanément et en temps réel, les personnels et les moyens impliqués, tant au niveau des centres de surveillance que des interventions,
- de présenter sous une forme adaptée (cartographie renseignée) les informations tant au niveau des centres de surveillance que des interventions.

Pilote industriel du projet : Thales Service

Partenaires du projet : CEA-DAM, CEA-LIST, Geo212, Geoconcept, MASA, Sinovia, Thales Security System, Thales Research and Technology

LOCINDOOR (LOCALisation et guidage personnel en milieu INDOOR)

Pour de nombreuses applications dans le domaine de la sécurité civile, il est nécessaire de connaître la position des différentes personnes composant l'équipe d'intervention et également de fournir à chacun des informations de guidage (zone à explorer ou à éviter, point de sortie...). Dans ce contexte, l'objectif du projet est de développer un système de localisation et de guidage original basé uniquement sur des capteurs inertiels portés par la personne et sur un navigateur portable (PDA ou équivalent). Avant intervention, l'opérateur aura la possibilité de télécharger dans son navigateur la carte du bâtiment soit à partir d'une base de données ou aux entrées du bâtiment via un plan "intelligent". La personne pourra alors soit être guidée, soit simplement être localisée afin que le poste de commandement puisse connaître en temps réel la position de chaque intervenant. Le principal intérêt du projet est qu'il ne nécessite aucun pré-équipement des bâtiments et que son concept est basé sur des technologies simples et à faible coût.

Pilote industriel du projet : EADS Secure Networks

Partenaires du projet : Armines, CEA LIST, MARTEC, MOVEA, Perception and Guidance Embedded Systems (PGES)

PERSOPOLIS (Personnalisation pour l'identité et les services)

Dans un monde numérique où les données sont échangées et contrôlées, où les institutions publiques et les entreprises sont préoccupées par la sécurité, où les citoyens sont soucieux de leur sphère privée, des moyens d'identification sûrs, confidentiels et polyvalents deviennent nécessaires. Or collectivités locales et fournisseurs de service ont un fort besoin de flexibilité pour fournir des services proches des citoyens et des clients. Par exemple, pour la délivrance par des collectivités locales de cartes d'accès à des services de proximité : Services à la personne, aide au retour à l'emploi, bibliothèque... ou la mise en oeuvre d'une sécurité spécifique à une entreprise : contrôles d'accès aux ressources : réseau d'entreprise, stocks, parcs de véhicules... Le défi est de parvenir à la mise en oeuvre de processus d'administration, d'opérations administratives ou de services à la personne réalisés dans un environnement "ouvert" où les différents processus se côtoient sans jamais interférer les uns avec les autres, et sans apparition de failles de sécurité. Le projet, dans sa vision technique, se propose de démontrer la faisabilité d'une telle plateforme.

Ce projet est porté par SYSTEM@TIC PARIS-REGION et le Pôle Transactions Electroniques Sécurisées

Pilote industriel du projet : Oberthur CS

Partenaires du projet : CEV Group, ENSICAen, Eurodemat, IAE Caen, INRIA, NBSTech, Trusted Labs, Trusted Logic, Université de Caen (PRINT)

SECURE ALGORITHM (Secure Algorithm subject to physical attacks)

Sur les cartes à puce, de nombreuses nouvelles attaques sur les algorithmes cryptographiques deviennent réalisables, attaques en observation (ou "SCA", pour "Side-Channel Attack"), attaques en injection (ou "FA", pour "Fault-Attack"). Pour protéger les implémentations concrètes, les concepteurs doivent implanter des contremesures adaptées. La faisabilité d'une contre-mesure étant non prévue lors de la conception des algorithmes cryptographiques, elle entraîne un surcoût énorme en taille de code, temps d'exécution, etc... Pour le civil, Les terminaux mobiles sont des points d'entrées sécurisés à de nombreux services : banque, télévision payante, contrôle d'accès, etc. Pour le militaire, Les dispositifs d'armes et de guerre électronique doivent résister à des intrusions, à l'interception de différentes fuites. On a donc le même besoin : les systèmes embarqués sécurisés pourraient avoir leurs propres standards, adaptés à leurs usages, leurs contraintes, et leurs avantages... L'objectif du projet est d'établir un environnement complet de développement d'algorithmes spécifiques en analysant les liens entre les primitives crypto connues, les contre-mesures connues (vs FA et SCA) l'efficacité des attaques FA et SCA.

Pilote industriel du projet : Oberthur CS

Partenaires du projet : Nagra, Telecom Paris Tech, Thales, Université de Versailles-Saint Quentin-en-Yvelines, Université Paris VIII

GT TELECOMS : 3 PROJETS RETENUS

6 POD (Circuits Intégrés Photoniques Pour haut Débit)

Ce projet a pour objectif de développer une technologie d'intégration photonique unique en Europe voire dans le monde pour la réalisation d'un TRx (Transmetteur/Récepteur) 4 x 10 Gb/s pour des applications de transmission à 4 longueurs d'onde optiques (WDM) couvrant des distances de 80 à 600 km. La motivation du projet est de développer un nouveau produit WDM remplaçant quatre TRx WDM 10Gb/s et plus compétitif en termes de coût, consommation et encombrement. L'utilisation d'une architecture parallèle à 10 Gb/s pour ces circuits photoniques permet non seulement d'utiliser des technologies déjà éprouvées pour la réalisation de composants discrets mais également de pouvoir utiliser les réseaux optiques actuellement déployés à 10 Gb/s tout en transmettant un débit de 40 Gb/s avec un seul TRx. La maîtrise de cette filière technologique, basée sur l'utilisation en parallèle de composants optiques à 10 Gb/s, offrira un potentiel d'évolution important pour atteindre ensuite des débits typiquement de 100 Gb/s (10 x 10 Gb/s) permettant de venir en compétition avec les technologies actuellement en cours de développement aux Etats-Unis (Infinera, CyOptics) avec un avantage identifié en bilan de liaison.

Pilote industriel du projet : Alcatel Thales III-V Lab

Partenaires du projet : 3SPhotonics, EGIDE, ENSEA, Kyliia

E-COMP@GNON

L'objectif principal de ce projet est de définir, de concevoir et de développer jusqu'au stade "démonstrateur" un terminal portable communiquant d'un nouveau type, baptisé e-comp@gnon, qui conjugue harmonieusement utilité et divertissement. Ce nouveau type de terminal, qui complète un téléphone portable existant le cas échéant, offre à l'utilisateur un accès sans fil performant et confortable à Internet ainsi que de nombreux autres services et fonctions qui auraient actuellement nécessité l'utilisation d'un ordinateur plus coûteux et plus encombrant. Ce terminal attractif va conduire à la mise sur le marché ultérieure d'une gamme d'appareils qui offriront un rapport performance/prix exceptionnel et qui seront proposés à des prix de vente débutant sous la barre des 200 euros, ce qui devrait contribuer à réduire la fracture numérique. e-comp@gnon, qui communique par Wifi tant en mode infrastructure qu'en mode ad-hoc pour offrir des communications entre appareils, est un support potentiel de choix pour des services innovants et pour de nouveaux scénarios d'usage que le projet se propose d'explorer : services basés sur la géolocalisation par Wifi, usages pour l'enseignement, usages dans les transports publics... Les apports en matière de recherche se situent principalement dans le domaine des réseaux ad-hoc en particulier dans des capacités d'auto-construction de réseaux multi sauts inédites.

Pilote industriel du projet : Archos

Partenaires du projet : Centre de Recherche et de Documentation Pédagogique de Versailles, Deveryware, Institut Telecom, INRIA, Open Wide, SNCF

POSEIDON (Pilote de Services et d'Expérimentation Du haut débit sans fil de Nouvelle génération)

Ce projet consiste à déployer des équipements de communication sans fil à haut débit dans un triple objectif :

- concevoir des technologies permettant le déploiement de réseaux sans fils à très haut débit et les optimiser par recherche expérimentale
- valider expérimentalement des technologies d'accès radio avancées par du prototypage rapide des équipements des prochaines générations
- développer les éléments facilitant le déploiement de services sur des réseaux sans fil à haut débit Le déploiement s'effectuera sur des îlots interconnectés, apportant une diversité d'usages et de conditions d'utilisation. Une douzaine de point d'accès seront repartis sur les sites de l'université d'Orsay, de Telecom INT et de Supelec.

Pilote industriel du projet : Motorola

Partenaires du projet : Alcatel-Lucent, Be Free, CEA-LETI, Eblink, France Telecom, Sequans, Supelec, Thales, Telecom INT, Université Paris-Sud 11, Webdyn

[sommaire](#)

6ème APPEL A PROJETS DU FONDS UNIQUE INTERMINISTERIEL, LE POLE EN ORDRE DE MARCHÉ

Alors que viennent d'être publiés les retours relatifs au choix des projets financés dans le cadre du 5ème Appel à Projets du FUI, se profile le 6ème appel. La clôture de cet appel et donc la remise des dossiers interviendront le **30 avril prochain à 12H**. Vous trouverez toutes les informations relatives aux documents à produire dans le cadre de cet appel à l'adresse suivante : www.competitivite.gouv.fr.

S'agissant des projets de R&D, les sujets doivent être en accord avec les thématiques du GT ; il faut le label du Pôle pour déposer le projet. Pour mémoire, il existe 3 conditions au partenariat :

- Le porteur de projet doit être un industriel
- Au minimum 2 industriels et 1 laboratoire public
- 80% de l'effort de R&D en Ile-de-France

Tous les partenaires du Pôle ont été invités à faire part de leurs projets de R&D au sein des Groupes Thématiques en utilisant les modèles de fiche de synthèse et de présentation disponibles dans [l'Extranet du Pôle](#). Ces éléments permettront aux membres des Comités de Pilotage et du Bureau Exécutif d'appréhender la pertinence des objectifs de R&D, la cohérence du projet au regard de la stratégie du Pôle SYSTEM@TIC PARIS-REGION.

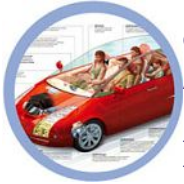
Pour mémoire, l'agenda relatif au processus de labellisation des projets est le suivant :

- Remise de fiches de synthèse et présentation aux Présidents du Groupe Thématique
- **Mars-avril** : Sélection des projets par les Comités de Pilotage des Groupes Thématiques
- **15 avril** : Audition par le Bureau Exécutif des porteurs des projets
- **22 avril** : Présentation au Directoire des projets retenus par le Bureau Exécutif en vue de leur labellisation
- **30 avril** : Dépôt, par leurs porteurs, des projets labellisés

Si vous souhaitez plus d'informations sur les processus de montage de projets au sein du Groupe Thématique dont vous êtes membres, nous vous invitons à prendre contact avec les responsables des Groupes Thématiques au sein du Secrétariat Permanent .

[sommaire](#)

■ LES GROUPES THEMATIQUES ... EN BREF



GT AUTOMOBILE & TRANSPORTS

Actualité

Le Colloque du Predit (Programme National de Recherche et d'Innovation dans les Transports Terrestres) s'est tenu le 5 février 2008 dans les locaux de l'Université de Technologie de Compiègne et a réuni plus de 200 participants. Bernard **Duhem**, Secrétaire permanent du Predit, ainsi que les présidents du Groupe Opérationnel 9 «Intégration des systèmes d'information et de communication» du Predit, respectivement Bernard **Dubuisson** et Xavier **Apolinarski** (également VP du GT Automobile & Transports du Pôle), ont présenté les projets de recherche et d'innovation, parmi lesquels des projets du Pôle SYSTEM@TIC PARIS-REGION. Cette présentation a eu lieu à l'occasion du colloque TIC et Transports terrestres organisé par le groupe opérationnel 9 dans le cadre de la valorisation des travaux du Predit.

Du Predit 3 au Predit 4, le Carrefour de la Recherche transports, au Palais des congrès de Paris les 5, 6 et 7 mai 2008 : Le Predit 3 organise trois jours de rencontres, de dialogue et d'information autour d'un colloque scientifique, d'une exposition et de démonstrations de véhicules. Environ 1000 congressistes sont attendus pour ce rendez-vous de la recherche transports en France : laboratoires de recherche, universitaires, associations, administrations, élus, étudiants, opérateurs et industriels français et européens du secteur du transport.

- Le colloque, composé de plénières, d'ateliers et de rencontres thématiques, permettra de présenter le bilan du Predit 3, mais aussi le lancement et les grandes orientations du futur Predit 4. Depuis le lancement en 2002, 1500 projets de recherche et d'innovation ont été engagés.
- Des démonstrations dynamiques de véhicules innovants sur le site de Versailles - Satory illustreront notamment les thèmes de la sécurité, des véhicules propres et économes et de la mobilité.
- Le Hall Maillot au niveau 2 du Palais de Congrès de Paris (Porte Maillot) accueillera l'exposition scientifique et technologique sur une surface exploitable de 2500 m², réunissant industriels, organismes de recherches publics et privés, pôles de compétitivité, dont SYSTEM@TIC PARIS-REGION, collectivités territoriales, financeurs et opérateurs du transport. L'exposition sera la vitrine des innovations et recherches dans le secteur des transports terrestres, un lieu de rencontres convivial pour tous les acteurs, à proximité des salles de conférence et des espaces de restauration.

Vous pouvez dès à présent vous inscrire sur le site du Predit : www.predit.prd.fr

Chiffres clé

15 projets de R&D

49 partenaires : 14 établissements de grandes entreprises, 16 PME-PMI et 19 laboratoires de recherche

Agenda

14 mars 2008 : Réunion Plénière - INSTN CEA Saclay

Contact : Michaël **Fournier** - 01 69 81 65 67 - m.fournier@systematic-paris-region.org

Site web : www.systematic-paris-region.org/fr/automobile/index.html

GT OUTILS DE CONCEPTION ET DEVELOPPEMENT DE SYSTEMES



Chiffres clé

29 projets de R&D

138 partenaires : 45 établissements de grandes entreprises, 47 PME-PMI et 46 laboratoires de recherche

Agenda

13 mars 2008 : Réunion Plénière, EDF

1er avril 2008 : Copil audition, SYSTEM@TIC PARIS-REGION

Contact : Karim **Azoum** - 01 69 81 65 68 - k.azoum@systematic-paris-region.org

Site web : www.systematic-paris-region.org/fr/ocds/index.html

GT SECURITE & DEFENSE

Actualité

Dominique **Potier**, alors Président du GT Sécurité & Défense, a donné une conférence à l'occasion du WISG08 ([Workshop Interdisciplinaire sur la Sécurité Globale](#)) qui s'est déroulé les 28 et 29 janvier à l'Université de Technologie de Troyes, et auquel ont participé plusieurs membres du GT, notamment au sein du Comité Scientifique.

Le but de ce workshop était, entre autres, de continuer de sensibiliser toutes les communautés académiques a priori concernées (que ses membres soient déjà impliqués dans le domaine de la sécurité globale ou qu'ils ne connaissent pas toute l'activité relative à cette thématique), pour qu'elles fassent le point sur les avancées, sur les problèmes scientifiques et ruptures technologiques, prennent des contacts, imaginent des projets communs, se rapprochent des industriels, des prescripteurs et des utilisateurs finaux présents afin de pouvoir participer à des consortiums existants, ou contribuer à l'émergence de nouveaux consortiums, ce dans la perspective d'initialiser des travaux et de prendre part aux prochains appels à projets (ANR - CSOSG, 7ème PCRD...), dont le workshop a été l'occasion de présenter les contenus.



De même, le Groupe Thématique, représenté par Dominique **Potier** a participé le 14 février dernier à la Conférence "*Promouvoir des opportunités bilatérales pour l'industrie de défense*". Cette conférence était organisée à la Résidence de l'Ambassadeur de Grande-Bretagne à Paris par UK Trade and Investment et le ministère de la Défense britannique, et soutenue par la Délégation Générale des Armements du ministère de la Défense français.

Baroness **Taylor**, la Secrétaire d'Etat à la Défense chargée des équipements et de la logistique, ainsi que François **Lureau**, Délégué Général pour l'Armement, y ont présenté l'évolution de la Stratégie Industrielle de la Défense. Plusieurs dirigeants

d'entreprise françaises et britanniques ont décrit leurs stratégies de développement bilatéral. Cet événement représente pour les sociétés et les acteurs français, et en particulier pour le Groupe Thématique Sécurité & Défense du Pôle, une belle opportunité de mieux connaître le marché en Grande-Bretagne et de rencontrer les acteurs majeurs au sein du ministère de la Défense britannique. Les contacts établis vont permettre au Groupe Thématique Sécurité & Défense d'engager, avec le soutien du UK Trade and Investment, une démarche de partenariat avec des clusters semblables au Royaume-Uni.

Chiffres clé

28 projets de R&D

57 partenaires : 21 établissements de grandes entreprises, 23 PME-PMI et 13 laboratoires de recherche

Agenda

3 avril 2008 - Thales Neuilly : Comité de pilotage

Contact : François **Cuny** - 01 69 81 65 70 - f.cuny@systematic-paris-region.org

Site web : www.systematic-paris-region.org/fr/securite/index.html

GT TELECOMS

Actualité

La première Réunion Plénière de l'année du Groupe Thématique Télécoms, s'est tenue mardi 5 février dernier dans les locaux de l'Université Paris-Sud 11. Cette rencontre, qui a réuni près de soixante-dix participants, a été l'occasion de donner la parole aux partenaires et de consacrer du temps aux réflexions en perspective du nouvel appel à projets FUI. Ce fut également l'occasion d'échanges et de rencontres autour des pauses et du buffet déjeunatoire dans une ambiance chaleureuse et conviviale.

Après le mot de bienvenue de Guy **Couarraze**, Vice-Président de l'Université Paris-Sud 11, Eric **Perrin-Pelletier**, Président du Groupe Thématique, a fait état des activités du Pôle et du GT. Les nouveaux partenaires, dont Bottin Cartographie, LACL, LISSI, Prylos, Be Free Networks ont ensuite été mis à l'honneur au travers d'une présentation de leurs activités et de leur contribution dans le Pôle.

La seconde partie de la Réunion Plénière était consacrée aux sessions de workshops organisées autour des trois axes technologiques du GT : l'axe Haut-Débit, animé par Alain **Carenco** d'Alcatel-Lucent et Véronique **Vèque**, de l'Université Paris-Sud 11 ; l'axe Sans Fil animé par Jean-Noël **Patillon** de Motorola et l'axe Services animé par Brigitte **Cardinael** de France Telecom. Ce fut donc l'occasion d'échanger et de soumettre des propositions de projets susceptibles d'être déposées dans le cadre du 6ème appel à projets FUI clos le 30 avril prochain.

Pour mémoire, l'ensemble des documents relatifs à cette Réunion Plénière est disponible dans l'[Espace Collaboratif du Pôle](#) (Rubrique Groupe Télécoms / Plénière du 5 février).

Chiffres clé

16 projets de R&D

76 partenaires : 21 établissements de grandes entreprises, 32 PME-PMI et 23 laboratoires de recherche

Agenda

18 mars 2008 : Comité de Pilotage auditions, SYSTEM@TIC PARIS-REGION

Contact : Michaël **Fournier** - 01 69 81 65 67 - m.fournier@systematic-paris-region.org

Site web : www.systematic-paris-region.org/fr/telecoms/index.html

■ ZOOM SUR LE GROUPE THEMATIQUE LOGICIEL LIBRE

Créé en octobre 2007 (cf. *newsletter #11*), le Groupe Thématique Logiciel Libre du Pôle SYSTEM@TIC PARIS-REGION s'appuie sur le riche réseau des acteurs du monde Open Source francilien pour promouvoir l'émergence d'une industrie saine et prospère du Logiciel Libre en Ile-de-France, en contact étroit avec le monde de l'enseignement et de la recherche.



Il a pour vocation de traiter des sujets de R&D spécifiques au Logiciel Libre, contribuer à la structuration et au développement de l'offre en Logiciel Libre et enfin accompagner l'organisation de l'innovation ascendante en logiciel. Pour cela, ce GT s'appuiera sur la communauté du Logiciel Libre francilien, caractérisée par la diversité de ses acteurs : individus, associations, PME, mais aussi grands groupes industriels et universités. Il s'agit en outre de promouvoir l'émergence d'une industrie prospère du Logiciel Libre, en contact étroit avec le monde de l'enseignement et de la recherche, afin de favoriser le développement de logiciels libres innovants, capitalisant sur les avancées scientifiques de la région Ile-de-France.

Au vu de ces objectifs, le Groupe Thématique a choisi d'orienter ses priorités pour les prochaines années autour de trois axes :

- Technologies et outils pour le développement en Logiciel Libre
- Systèmes d'information
- Technologies d'infrastructure logicielle libre

Gouvernance du GT Logiciel Libre : le Comité de Pilotage



Roberto **Di Cosmo**,
Professeur, Université
Paris Diderot,
Président du GT
Logiciel Libre



François **Bancilhon**,
PDG de Mandriva,
Vice-Président du GT
Logiciel Libre



Amal **Elfallah**,
Professeur,
Université
Pierre et Marie Curie



Stéphane **Fermigier**,
Nuxeo



Christophe **Lacroix**,
Cap Gemini



Gilles **Lehmann**,
CS



Pierre **Paradinas**,
INRIA

Actualité du GT Logiciel Libre



5ème et 6ème Appels à Projets du FUI : les projets du GT Logiciel Libre

Le 30 novembre 2007, le GT Logiciel Libre a remis ses premières propositions de projets de R&D : sur les 24 projets de R&D déposés par le Pôle suite au 5ème Appel à Projets du Fonds Unique Interministériel, 6 étaient portés par le Groupe Thématique Logiciel Libre et 4 ont été retenus pour financement. Ces projets se concentrent sur trois domaines :

Le premier est celui des **outils de développement**, pour aborder les nouveaux langages, les forges, l'analyse de la qualité de code (qualimétrie) et le problème de la multiplication des licences ;

Le deuxième domaine porte sur l'**administration des logiciels libres** pour cibler les problématiques d'administration des grands parcs informatiques ;

Le troisième axe est celui des **systèmes d'information**, aussi bien au niveau des applications (décisionnel, PGI, gestion de contenu) que des interfaces (client riches, Web, wiki).

En vue du 6ème appel à projets du FUI, et suite à la réunion plénière du 29 janvier 2008 qui s'est tenue à l'occasion du salon "Linux Solutions" au CNIT La Défense, réunissant près de 50 participants, 10 nouvelles propositions de projets ont émergées.

La plupart des projets de recherche aboutiront à de nouveaux produits ou à des améliorations substantielles de produits existants, directement utilisables par les entreprises.

OW2 rejoint le Groupe Thématique Logiciel Libre



Le GT Logiciel Libre vient d'intégrer un nouveau partenaire, OW2, principal consortium international sur les middlewares libres.

En rejoignant le GT Logiciel Libre, OW2 affirme sa volonté de contribuer au développement d'écosystèmes autour du Logiciel Libre en Ile-de-France. Né en janvier 2007 de la fusion des consortiums ObjectWeb et OrientWare, OW2 est le premier consortium international dédié aux développements des middlewares libres. Plus d'une centaine d'organisations et 6000 développeurs gravitent autour de la centaine de projets et des grandes initiatives, comme les SOA et le décisionnel, hébergés par OW2.

En favorisant les synergies entre les deux organisations en Ile-de-France, l'entrée d'OW2 dans le Groupe Thématique Logiciel Libre contribuera à enrichir mutuellement les deux communautés et à consolider leurs objectifs communs, au bénéfice de l'industrie des technologies de l'information, de la recherche et des utilisateurs pour :

- Soutenir le développement actif de l'industrie et des services en Logiciel Libre en Ile-de-France
- Favoriser la recherche et l'innovation basées sur le Logiciel Libre
- Permettre aux entreprises franciliennes de renforcer leur compétitivité grâce au Logiciel Libre

"Présent en Europe, en Amérique et en Asie, OW2 a pour vocation de soutenir activement les initiatives Open Source dans ces trois régions", déclare Jean-Pierre **Laisné**, Président du consortium OW2. *"En France, nous sommes particulièrement heureux de rejoindre le Groupe Thématique Logiciel Libre au sein du puissant catalyseur de projets technologiques qu'est SYSTEM@TIC PARIS REGION et ainsi de bénéficier de la dynamique d'innovation dans le domaine du Logiciel Libre en Ile-de-France. Nous appelons nos membres à y proposer des projets et à s'inscrire dans cette dynamique".*

"En fédérant établissements de recherche et d'enseignement supérieur, grands groupes industriels, PME, associations et individus, notre volonté est d'accélérer la dynamique de développement de l'industrie du Logiciel Libre en Ile-de-France", déclare Roberto **Di Cosmo**, Président du Groupe Thématique Logiciel Libre au sein du Pôle SYSTEM@TIC PARIS-REGION. *"En rejoignant SYSTEM@TIC PARIS-REGION, OW2 apporte à la fois un réseau très actif d'acteurs industriels, un réseau international de R&D Open Source et une expertise mondialement reconnue en termes de middlewares libres. Nous sommes heureux d'accueillir OW2, et appelons nos membres à développer des synergies avec OW2".*

26 mars 2008, 1er Séminaire Ouverture du GT Logiciel Libre



Tous les mois, le GT Logiciel Libre met en place des séminaires ouverts au public. Animés par un industriel et un académique, ils prendront la forme de réunions/débats réunissant entre 30 et 60 personnes. Le 1er séminaire aura lieu le 26 mars prochain au LIP6 (Laboratoire d'Informatique de Paris 6). Ce séminaire figure dans l'agenda des événements [Libre en Fête 2008](#).

A cette occasion, deux présentations seront proposées sur les thèmes suivants :

- *Open Source@Sun : modèle ou pensée unique ?* Présentation assurée par Eric **Mahe**, de Sun Microsystems

L'engagement de Sun Microsystems dans l'Open Source sans cesse grandissant et les rachats en cours de MySQL et Innotek viennent renforcer cette volonté. L'objectif de cette intervention est d'explorer les contours de la stratégie de Sun Microsystems dans ce domaine.

- *Collateral Evolutions in Linux Device Drivers* Présentation assurée par Gilles **Muller**, de l'Université de Nantes

The internal libraries of Linux are evolving rapidly, to address new requirements and improve performance. These evolutions, however, entail a massive problem of collateral evolution in Linux device drivers: for every change that affects an API, all dependent drivers must be updated accordingly. Manually performing such collateral evolutions is time-consuming and unreliable, and has led to errors when modifications have not been done consistently.

Le séminaire aura lieu au LIP6, 104 avenue du Président Kennedy, 75016 Paris - Salle 549 de 14h à 18h.

Un cocktail clôturera la journée Les inscriptions sont à effectuer auprès du Secrétariat Permanent du Pôle : secretariat@systematic-paris-region.org (Entrée libre / inscription obligatoire / Nombre de places limité)

Toutes les informations relatives aux séminaires seront disponibles sur la page du GT Logiciel Libre du site Internet du Pôle : www.systematic-paris-region.org/fr/logiciel/index.html

Chiffres clé

4 projets de R&D

48 partenaires : 9 établissements de grandes entreprises, 19 PME-PMI et 20 laboratoires de recherche

Agenda

14 mars 2008 : audition de propositions de projets pour le 6ème appel à projets du FUI

26 mars 2008 : Séminaire Ouverture

Contact : François **Cuny** - 01 69 81 65 70 - f.cuny@systematic-paris-region.org

Site web : www.systematic-paris-region.org/logiciel/index.html

SYSTEM@TIC PARIS-REGION INVITE PAR LES HAUTS-DE-SEINE AU SALON DES ENTREPRENEURS



Les 6 et 7 février 2008, le Conseil général des Hauts-de-Seine participait pour la 8ème fois au Salon des Entrepreneurs, le rendez-vous national des créateurs, repreneurs et chefs d'entreprises, au Palais des Congrès à Paris. Une présence qui s'inscrit dans le cadre de sa politique dynamique de soutien à la création d'entreprise et, plus largement, au développement économique des PME-PMI du département.

Dans ce cadre, le Conseil général a notamment sollicité la participation de Sylvain **Dorschner**, Directeur délégué du Pôle SYSTEM@TIC PARIS-REGION lors d'une conférence animée par Adrien **Guesdon** du Pôle Attractivité Emploi à la Direction du Développement économique du Conseil général, et qui a réuni plus de 100

participants le 6 février pour illustrer la partie intitulée "Les Hauts-de-Seine, un Département ambitieux qui encourage la révolution numérique sur son territoire".

[sommaire](#)

REGION ILE-DE-FRANCE : DEUX APPELS A NE PAS MANQUER

Les Trophées Appren'TIC



La Région Île-de-France souhaite développer l'usage des TIC au sein des PME, TPE et entreprises artisanales franciliennes. En outre, elle veut mettre en valeur les compétences et le savoir-faire technologique de ses apprentis qui appartiennent à la génération Internet. C'est pourquoi, elle a décidé de mettre en place un concours, "les Trophées apprenTIC", permettant aux apprentis de développer un projet numérique dans leurs entreprises. L'objet de ce nouveau dispositif est de moderniser et de valoriser l'image de l'apprentissage et de ses métiers tout en expérimentant de nouveaux usages numériques. Il s'agit de récompenser les projets visant à développer des usages nouveaux des TIC par une subvention permettant le financement du projet. Ce concours permettra aux apprentis de développer un projet numérique dans leurs entreprises. Il vise à faire des apprentis, ses ambassadeurs des TIC dans les PME qui les accueillent. Les aides accordées aux projets retenus sont de 80 % maximum des dépenses éligibles dans la limite d'un plafond de 15 K€ d'aide régionale par projet.

En savoir + : www.iledefrance.fr/appels-a-projets/apprentissage/trophees-apprentic/ Date de clôture : 30 mars 2008

Partenariats Institutions-Citoyens pour la Recherche et l'Innovation 2008

Promouvoir des programmes de recherche reposant sur une collaboration entre les laboratoires de recherche publics et les organisations de la société civile à but non lucratif. En favorisant la participation de la société civile à la production des connaissances, ce dispositif vise à renforcer les processus de démocratie en Île-de-France, ainsi qu'à diversifier les sources potentielles d'innovation sociale. Un groupe de partenaires doit comprendre au moins : un laboratoire de recherche public et une organisation issue de la société civile à but non lucratif. Les projets de PICRI retenus pourront bénéficier d'un financement maximum de 50 keuros par an, sur une période de 1 à 3 ans, renouvelable jusqu'à un maximum de 6 ans.

En savoir + : www.iledefrance.fr/appels-a-projets/recherche-manifestations-scientifiques/picri/ Date de clôture : 16 mai 2008

[sommaire](#)

LES YVELINES ACCUEILLENT LE 1ER SALON DES INSTITUTS CARNOT



Les Yvelines, acteurs et partenaires de la R&D, accueillent le salon de l'Association des Instituts Carnot au Palais des Congrès de Versailles les 19 et 20 mars prochains.

"Les Yvelines sont, avec 28.000 chercheurs, l'un des acteurs majeurs en Ile-de-France pour la Recherche et Développement et un Département résolument tourné vers les entreprises, la haute-technologie et l'innovation, précise Pierre **Bédier**, Président du Conseil Général des Yvelines. "C'est donc naturellement que nous accueillons la première convention d'affaires en France organisée avec l'Association des Instituts Carnot, structure qui mène un combat identique au nôtre. Il jette des ponts entre deux mondes, celui des entreprises et celui des chercheurs et dont la collaboration est vitale au dynamisme d'une économie. En cela, cette action entre en résonance avec le dispositif économique mis en place dans les Yvelines depuis 2004 et qui facilite l'aide aux projets de R&D développés sur le territoire yvelinois, le transfert de technologies entre porteurs de projets et laboratoires et soutient les établissements de recherche publics yvelinois. Par les partenariats auxquels cette 1ère convention d'affaires donnera naissance, la dynamique en faveur de la R&D sera renforcée, ce qui engendrera des retombées favorables pour le territoire national et yvelinois."

Vous travaillez dans les Yvelines ? Vous êtes un laboratoire de recherche public ou privé ? Vous êtes une entreprise disposant ou recherchant de ressources en R&D ? Inscrivez-vous dès maintenant et gagnez six mois dans vos projets de Recherche & Développement." : www.rdv-carnot.com. Inscrivez-vous dès maintenant pour participer au salon du 19-20 mars 2008, et y retrouver SYSTEM@TIC PARIS-REGION qui y tiendra un stand.

[sommaire](#)

LE POLE ACCUEILLE DES DELEGATIONS COREENNE ET ESPAGNOLE

Accueil d'une délégation de journalistes coréens le 15 janvier 2008



A la demande de l'Agence Française pour les Investissements Internationaux (AFII), notre Pôle a reçu le mardi 15 janvier 2008 deux journalistes de la presse économique coréenne travaillant respectivement pour le " *Hankook Kyungje* " (Korea Economic Daily) et le " *Chosun Ilbo* ". A l'occasion de leur venue en France, ils souhaitaient visiter SYSTEM@TIC PARIS-REGION. Nicolas **Demassieux**, Motorola, VP International du Pôle, les a accueilli au nom du Pôle et leur a présenté nos missions et activités. Ils ont pu visiter le TRT Thales et notamment Theresis. Durant leur séjour, ils ont également rencontré le président de l'AFII, des entreprises coréennes implantées en France, des grandes sociétés françaises et des grandes écoles.

Accueil d'une délégation de l'Agence Madrilène de Développement Economique (IMADE) le 31 janvier 2008



SYSTEM@TIC PARIS-REGION a été sollicité par l'Agence Régionale de Développement Paris Ile de France (Direction de l'Attractivité Durable des Territoires) pour organiser une présentation/visite de notre Pôle le jeudi 31 janvier pour une délégation de l'Agence Madrilène de Développement Economique (IMADE), agence ayant compétence en matière de développement économique et d'appui à l'innovation régionale. Aurelio **Garcia de Sola**, Directeur Général de l'IMADE et Alicia **Hinojosa**, directrice en charge des politiques d'appui à l'innovation, faisaient partie de cette délégation. Cette visite s'inscrit dans le cadre des liens de coopération existant entre la Région de Madrid et l'Ile de France. Ils ont été reçus par Thierry **Louvet**, Responsable Europe et Relations Internationales au Secrétariat Permanent, qui leur a présenté le Pôle. Durant leur séjour, ils ont rencontré des représentants de l'ARD, de la Région Ile-de-France, du Gépole d'Evry (pôle Medicen) et d'Orly International.

[sommaire](#)

PARTENARIAT TECHNOLOGIQUE INTERNATIONAL DES PME DES POLES DE COMPETITIVITE, LANCE PAR LA DGE



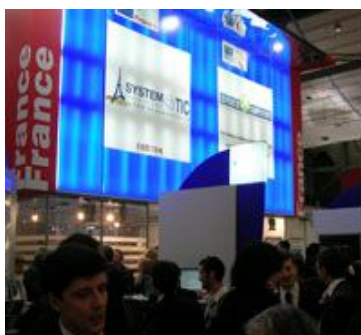
Le projet déposé conjointement par SYSTEM@TIC PARIS-REGION, la Chambre de Commerce et d'Industrie de l'Essonne et la Chambre de Commerce et d'Industrie de Paris dans le cadre de l'appel à projets *Partenariat Technologique International des PME des Pôles de Compétitivité* - " *S'associer pour gagner en compétitivité* " lancé en juin 2007 par la DGE (Direction Générale des Entreprises - Ministère de l'économie, des finances et de l'emploi) a passé l'évaluation avec succès.

Amorcé en janvier 2008, ce projet recevra un financement de la DGE pendant deux ans. Il vise à intensifier la participation des PME du Pôle SYSTEM@TIC PARIS-REGION dans les projets européens de R&D collaborative et dans les partenariats bilatéraux dans le reste du monde, en lien avec le développement européen et international du Pôle. L'originalité du projet PTI (Partenariat Technologique International) tient notamment à l'accompagnement individuel des PME sur la base d'un diagnostic permettant de l'orienter vers l'Europe (7ème PCRD notamment) ou vers le reste du Monde.

En savoir + : contacter Thierry **Louvet**, Responsable Europe et Relations Internationales du Pôle SYSTEM@TIC PARIS-REGION - 01 69 81 65 80 - t.louvet@systematic-paris-region.org

[sommaire](#)

SYSTEM@TIC PARIS-REGION AU CEBIT DU 4 AU 9 MARS 2008



Le CEBIT, le plus grand salon pour les technologies de l'information au monde, s'est tenu du 4 au 9 mars 2008 au Parc d'exposition de Hanovre. En tant que partenaire officiel du salon cette année, la France a été particulièrement mise à l'honneur. Le Salon a ainsi été inauguré par la chancelière allemande Angela **Merkel**, et le Président Nicolas **Sarkozy**.

Hervé **Novelli**, secrétaire d'Etat chargé des entreprises et du commerce extérieur a quant à lui, visité le "Village des Pôles" coordonné par SYSTEM@TIC PARIS-REGION et situé sur le pavillon UBIFRANCE (Public Sector Parc, Hall 9), et comptant plus de 40 exposants. Outre notre pôle, cet espace a accueilli l'Agence Régionale de Développement Ile-de-France, ainsi que les pôles de compétitivité Aerospace Valley, Cap Digital, Elopsys, Images & Réseaux, Finance & Innovation, Minalogic, SCS et TES. Le CEA LIST, l'ENSTA et l'Institut Télécom, partenaires du Pôle, étaient également présents sur le "Village des Pôles".

Cette action collective a ainsi permis d'accroître la visibilité internationale des pôles de compétitivité français et a été l'occasion pour SYSTEM@TIC PARIS-REGION de marquer sa volonté de développer de nouveaux partenariats au-delà du territoire français. De nombreux contacts ont ainsi été noués avec des clusters étrangers qu'il faudra concrétiser.

Parmi les temps forts du Salon :

5 mars 2008 : le "Cluster Workshop" (Hall 1 / Sall Brüssel) - Organisé par le BITKOM et le Syntec Informatique et ayant réuni plus de 70 participants, le « Cluster Workshop » a donné la parole, au cours de la matinée, à des personnalités politiques et des représentants de clusters français, dont SYSTEM@TIC PARIS-REGION, et allemands.

A ce titre, Emmanuel **Gabla**, Directeur du Service des Technologies et de la société de l'information à la Direction Générale des Entreprises est intervenu sur le thème de la Politique de Recherche française dans le secteur des TIC. Thierry **Louvet**, Responsable Europe et Relations Internationales du Pôle SYSTEM@TIC PARIS-REGION, est intervenu sur l'expérience de terrain de notre Pôle.

L'après-midi a été consacrée à des ateliers organisés successivement autour de trois thématiques : Systèmes embarqués, Sécurité et Mobilité.

6 mars 2008 : la convention d'affaires "The World meets France" Organisée par la Deutsche Messe, la Convention d'Affaires a permis aux sociétés françaises de rencontrer des sociétés étrangères en vue de développer des partenariats commerciaux.

En savoir + : contacter Thierry **Louvet**, Responsable Europe et Relations Internationales du Pôle SYSTEM@TIC PARIS-REGION - 01 69 81 65 80 - t.louvet@systematic-paris-region.org

[sommaire](#)

AGENDA

N'hésitez pas à nous faire parvenir l'annonce de vos événements afin que nous les relayions sur le site et la lettre du Pôle ! Contact : contact@systematic-paris-region.org



19-20 mars 2008

Les Rendez-vous Carnot / R&D Network

1er salon professionnel de la recherche au service des entreprises au Palais des Congrès de Versailles

Retrouvez **SYSTEM@TIC PARIS-REGION** au stand B30 (niveau 0)

[Plus de renseignements...](#)

26 mars 2008

1er Séminaire Ouverture du GT Logiciel Libre

LIP6, 104 avenue du Président Kennedy, 75016 Paris - Salle 549 de 14h à 18h.

Entrée libre / Inscription obligatoire / Nombre de places limité

Inscriptions : secretariat@systematic-paris-region.org

27 mars 2008

Date limite de dépôt des **projets ANR - "Programme Réseaux du Futur et Services"**

Les axes thématiques de cet appel à projets sont :

· Thème 1 : Conception de nouveaux services et usages

· Thème 2 : Systèmes de communication pour les échanges massifs en situation fixe ou mobile,

· Thème 3 : Contrôle de la complexité dans les systèmes de communication

· Thème 4 : La sécurité, la sûreté de fonctionnement des systèmes de communication et confiance

[Plus de renseignements...](#)

Du 1er au 3 avril 2008

Salon des Systèmes Embarqués et du Temps Réel

16ème Salon des Systèmes Embarqués et du Temps Réel CNIT - Paris La Défense

[Plus de renseignements...](#)

2 avril 2008

AVIRS 08

Les clubs Signal, Image, Information et Décision (SI2D) et Sécurité Globale (SG) de la SEE organisent une journée d'étude sur l'Analyse Vidéo pour le Renseignement et la Sécurité le mercredi 2 avril 2008 à l'ENSTA à Paris.

[Plus de renseignements...](#)

4 avril 2008

Technium Challenge 2008

Date limite d'inscription au concours d'entreprises innovantes « Technium Challenge 2008 », organisé par le gouvernement du pays de Galles

Informations et inscription : david.fraser@deffrainc.com

10 & 11 avril 2008

Rencontres Franco Chinoises pour l'Innovation & la Coopération

Beijing Jade Palace Hotel Zhongguancun Science Park, Beijing, China

Responsable du projet : Fondation Sophia Antipolis

Contact : Colin **Ruel**, ruel@sophia-antipolis.org, 04 92 96 78 16

11 avril 2008

Date limite de dépôt des "Project Outlines" dans le cadre du **3ème call ITEA2**

[Plus de renseignements...](#)

18 avril 2008

Journée "Capital-Pôles" organisée par le Ministère de l'Economie, des Finances et de l'Emploi.

Destinée à mettre en relation les entreprises des pôles de compétitivité et les investisseurs privés, cette journée comprend une vitrine de l'innovation et des rendez-vous d'affaires. [Plus de renseignements...](#)

Du 22 au 24 avril 2008

Capital Week La semaine de l'innovation et de son financement

[Plus de renseignements...](#)

30 avril 2008 (12H00) Clôture du 6ème appel à projets FUI

[Plus de renseignements...](#)

1er mai 2008

5ème Appel à Propositions OSEO / Matimop 1 mai 2008

Oseo pour la France et le Matimop/OCS pour Israël lancent le 5ème Appel à Propositions pour la coopération technologique entre les PME des deux pays. La date limite de dépôt des candidatures est fixée au 1er mai 2008. Pour toute précision, contacter

Contact : Didier **Chaton** à la Direction des Partenariats Européens et Internationaux :

didier.chaton@oseo.fr, 01 41 79 92 75

Du 5 au 7 mai 2008

Du Predit 3 au Predit 4, le Carrefour de la Recherche Transports

Palais des Congrès de Paris

[Plus de renseignements...](#)



System@tic est une publication du **Pôle SYSTEM@TIC PARIS-REGION**

Président : **Dominique Vernay**
Directeur Délégué : **Sylvain Dorschner**
Rédactrice en chef déléguée : **Karine Jacq**
Rédactrice : **Aurélie Jeanne**

Pour écrire à la rédaction : k.jacq@systematic-paris-region.org

Le Pôle et ses projets sont soutenus par :



© SYSTEM@TIC PARIS-REGION 2008 - Reproduction possible à des fins non commerciales, sous réserve d'autorisation de notre part. Conformément aux dispositions de la loi 78-17 "Informatique, fichiers et liberté", nos abonnés ont la possibilité d'accéder aux informations les concernant et de les rectifier s'ils le jugent nécessaire.